



Ministerio de Educación
Universidad Tecnológica Nacional
Rectorado

Carrera:	Analista Desarrollador Universitario de Sistemas de Información / Analista Desarrolladora Universitaria de Sistemas de Información	N° de orden:	7
Asignatura:	ARQUITECTURA DE COMPUTADORAS	Horas cátedra semanales:	4
Departamento:	Ingeniería en Sistemas de Información	Horas reloj total:	96
Área:	Computación y Comunicación de Datos	Nivel:	1
		RTF	6
Objetivos			
<ul style="list-style-type: none">- Comprender la representación de datos.- Comprender las estructuras básicas de un computador y su funcionamiento.- Distinguir la jerarquía de memoria y arquitecturas de microprocesadores.- Comprender lenguajes de bajo nivel.- Analizar los recursos computacionales a ser utilizados en el procesamiento, almacenamiento y comunicación de datos.			
Contenidos mínimos			
Sistemas numéricos de distintas bases. Operaciones y Conversiones. Circuitos lógicos y digitales, códigos y representaciones. Algebra de Boole. Tecnologías de almacenamiento y dispositivos de entrada y salida. Componentes de la arquitectura interna. Plataformas de microprocesadores. Programación en lenguajes de bajo nivel.			