



Ministerio de Educación  
Universidad Tecnológica Nacional  
Rectorado

<b>Carrera:</b>	<b>Analista Desarrollador Universitario de Sistemas de Información / Analista Desarrolladora Universitaria de Sistemas de Información</b>	<b>N° de orden:</b>	<b>7</b>
<b>Asignatura:</b>	<b>ARQUITECTURA DE COMPUTADORAS</b>	Horas cátedra semanales:	4
<b>Departamento:</b>	Ingeniería en Sistemas de Información	Horas reloj total:	96
<b>Área:</b>	Computación y Comunicación de Datos	Nivel:	1
		RTF	6
<b>Objetivos</b>			
<ul style="list-style-type: none"><li>- Comprender la representación de datos.</li><li>- Comprender las estructuras básicas de un computador y su funcionamiento.</li><li>- Distinguir la jerarquía de memoria y arquitecturas de microprocesadores.</li><li>- Comprender lenguajes de bajo nivel.</li><li>- Analizar los recursos computacionales a ser utilizados en el procesamiento, almacenamiento y comunicación de datos.</li></ul>			
<b>Contenidos mínimos</b>			
Sistemas numéricos de distintas bases. Operaciones y Conversiones. Circuitos lógicos y digitales, códigos y representaciones. Algebra de Boole. Tecnologías de almacenamiento y dispositivos de entrada y salida. Componentes de la arquitectura interna. Plataformas de microprocesadores. Programación en lenguajes de bajo nivel.			